

การศึกษาผลกระทบของฮาร์มอนิกและการลดฮาร์มอนิก ในห้องปฏิบัติการคอมพิวเตอร์

THE EFFECT OF HARMONIC AND HARMONIC REDUCTION ON COMPUTER STUDY CENTER

นimit บุญกิริมย์

อาจารย์ประจำสาขาวิชาศึกษาคอมพิวเตอร์

คณะวิศวกรรมศาสตร์ มหาวิทยาลัยศรีปทุม

E-mail : nimit.bo@spu.ac.th

บทคัดย่อ

บทความฉบับนี้เป็นการนำเสนอการศึกษาผลกระทบของฮาร์มอนิกและการลดฮาร์มอนิกจากการใช้คอมพิวเตอร์ในห้องปฏิบัติการคอมพิวเตอร์ วัดดูประสังค์เพื่อจะตรวจวัดและวิเคราะห์รูปแบบของการเกิดฮาร์มอนิกจากคอมพิวเตอร์ของห้องเรียนคอมพิวเตอร์รวมอาคาร 5 ชั้น 9 และ ห้องปฏิบัติการคอมพิวเตอร์และอินเตอร์เฟสสาขาวิชาศึกษาคอมพิวเตอร์ อาคาร 5 ชั้น 14 เพื่อตรวจวัดหารูปแบบของแรงดัน-ฮาร์มอนิกและกระแสฮาร์มอนิก วิเคราะห์หาค่าอัตราความเพี่ยนรวม ออกแบบตัวกรองฮาร์มอนิกแบบพาสซีสเพื่อลดฮาร์มอนิกให้สอดคล้องกับมาตรฐานสากล การทดสอบจากกลุ่มตัวอย่าง สามารถลดการเกิดฮาร์มอนิก ได้อย่างมีประสิทธิภาพ และสอดคล้องกับมาตรฐานทุกประการ

คำสำคัญ : ฮาร์มอนิก ตัวกรองพาสซีส

ABSTRACT

The effect of harmonics and the reduction of harmonics are discussed. The research aims to measure and analyze the pattern of harmonics that are generated from computers at Computer Study Center, 5th floor, 9th building, and Computer and Interface Laboratory, electrical department, 14th floor, 5th building, respectively. The harmonic voltage and current and the total harmonic distortion are investigated. Also, passive harmonics filters are designed to reduce harmonics which is to meet the international standard. The improving results confirm the efficiency of harmonics reduction which meets the world class standard.

KEYWORDS : Harmonics, Harmonic filter

บทนำ

ความเจริญก้าวหน้าทางอุปกรณ์อิเล็กทรอนิกส์ คอมพิวเตอร์และระบบสื่อสาร ซึ่งส่วนใหญ่จะประกอบด้วย แหล่งจ่ายไฟฟ้าแบบสติ๊ฟเพื่อช่วยเพิ่มประสิทธิภาพของการจ่าย กำลังไฟฟ้า ในแหล่งจ่ายประเภทนี้จะประกอบด้วยคอนเวอร์เตอร์ ซึ่งเป็นตัวการสำคัญที่ทำให้เกิดกระแสยา้มอนิกไฟฟ้าสู่ระบบไฟฟ้ากำลังหลัก เกิดผลเสียหายมากมายกับระบบไฟฟ้า เช่น ทำให้เกิดความร้อนในตัวนำไฟฟ้า ท่อทางเดินไฟฟ้า ทำให้ตัวประกอบกำลังไฟฟ้ามีค่าต่ำ เกิดความบกพร่องของระบบป้องกันไฟฟ้า (David Chapman, 2001, Hooman E.M and Wilson X., 2009) หรืออาจเกิดความเสียหายจากสภาวะรีโซแนนซ์ได้ เป็นต้น คอมพิวเตอร์ถือเป็นแหล่งกำเนิดยา้มอนิกอีกด้วยทั้งนี้ (Thomas S.Key & Jip-Sheng Lai, 2010) ที่ทำให้เกิดยา้มอนิกในระบบไฟฟ้า ทั้งในครัวเรือน และในสำนักงาน (EN61000 Standard, 2004) ในสถาบันหรือสถานศึกษาที่เข้าคอมพิวเตอร์ในการเรียนการสอน โดยเฉพาะอย่างยิ่งในศูนย์ห้องเรียนคอมพิวเตอร์รวมถือเป็นแหล่งของการแพร่ของยา้มอนิกเข้าไปสู่ระบบไฟฟ้าหลักของอาคารหรือศูนย์การเรียนนั้นๆ มาตรฐานสากลหลายมาตรฐานลูกสร้างขึ้น เพื่อควบคุมระดับของยา้มอนิกของผลิตภัณฑ์ หรือคอมพิวเตอร์ เช่น มาตรฐาน IEEE 519-1992 และ IEC 1000-3-2 เป็นต้น

วัตถุประสงค์ของงานวิจัย

เพื่อศึกษาและวิเคราะห์ผลการเกิดยา้มอนิกจาก คอมพิวเตอร์ในห้องเรียนรวมขนาดใหญ่ และขนาดกลาง ในกรุณีศึกษาถ่องการปรับปรุง คือ ห้องเรียนคอมพิวเตอร์รวม อาคาร 5 ชั้น 9 และ ห้องปฏิบัติการคอมพิวเตอร์และอินเตอร์เฟส สาขาวิชาวิศวกรรมไฟฟ้า อาคาร 5 ชั้น 14 ตรวจวัดหารูปแบบ ของแรงดัน-ยา้มอนิกและกระแสยา้มอนิก วิเคราะห์ หาค่า อัตราความเพี้ยนรวม (Total Harmonic Distortion: THD) เปรียบเทียบกับมาตรฐาน IEC 1000-3-2 ออกแบบตัวกรอง ยา้มอนิกแบบพาสซีฟ ทดสอบผลหลังติดตั้งตัวกรองกับ คอมพิวเตอร์ในห้องปฏิบัติการของสาขาวิชาวิศวกรรมไฟฟ้า

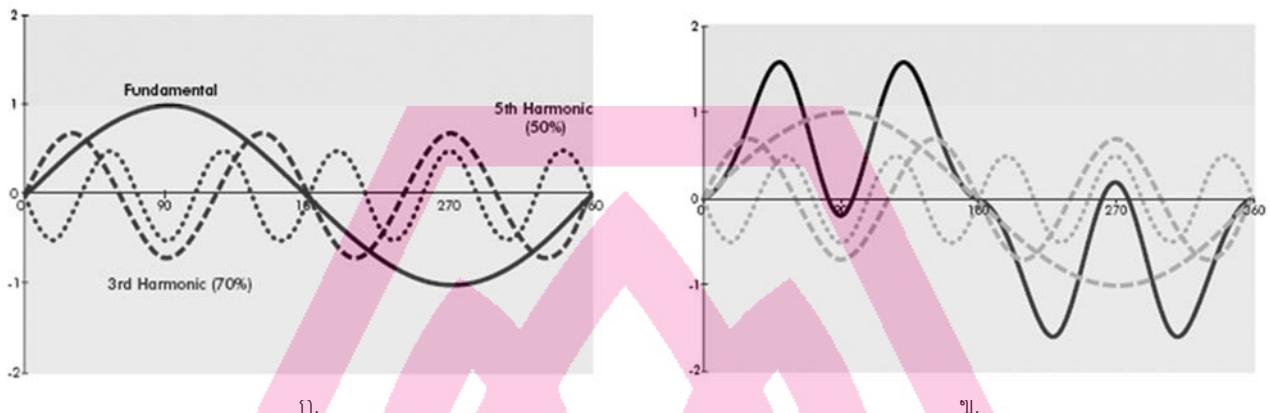
ขอบเขตของงานวิจัย

1. ตรวจวัดแรงดันยา้มอนิกและกระแสยา้มอนิก ที่ห้องเรียนคอมพิวเตอร์รวม 2 แห่ง คือ ห้องเรียนคอมพิวเตอร์รวม อาคาร 5 ชั้น 9 และห้องปฏิบัติการคอมพิวเตอร์และอินเตอร์เฟส สาขาวิชาวิศวกรรมไฟฟ้า
2. วิเคราะห์ลำดับรูปแบบของแรงดันยา้มอนิกและกระแสยา้มอนิก
3. ออกแบบตัวกรองยา้มอนิกแบบพาสซีฟ โดยใช้ วิธีการแบบ ดิจุน ทั้งสองแห่ง
4. ติดตั้งตัวกรองในกลุ่มตัวอย่าง ห้องปฏิบัติการคอมพิวเตอร์และอินเตอร์เฟสจำนวน 5 เครื่อง

หลักการเบื้องต้นของยา้มอนิก

การเกิดยา้มอนิกเกิดจากการผิดเพี้ยนของแรงดัน และกระแสจากโหลดที่ไม่เป็นเรียงเส้น เช่น แกน-เหล็ก และการใช้ อิเล็กทรอนิกส์กำลัง แรงดันหรือกระแสสูปี知己์มีการรวมของ แรงดันหรือกระแสตั้ง ภาพที่ 1 ก. แสดงให้เห็นพื้นฐานของ การเกิดแรงดันยา้มอนิกลำดับ 3 และลำดับ 5 เข้ามาร่วมกับ สัญญาณที่ความถี่หลักหรือความถี่มูลฐาน ตามอนุกรมฟูเรียร์ ที่แสดงดังสมการที่ 1 ผลของการรวมของสัญญาณดังกล่าวจะ ทำให้เกิดรูปคลื่นรูปใหม่ดังแสดงในภาพที่ 1 ข. แสดงวงจรสมมูล การไฟล์ของกระแสยา้มอนิกเข้าสู่ระบบไฟฟ้าหลัก ได้ดังภาพที่ 2 (Arrillag, J & Watson, 2003) มาตรฐานการกำกับขนาด กระแสยา้มอนิก IEC10003-2 ในตารางที่ 1 และเวลาเดอร์ของ กระแสยา้มอนิกจะแสดงดังภาพที่ 3 ตามลำดับ

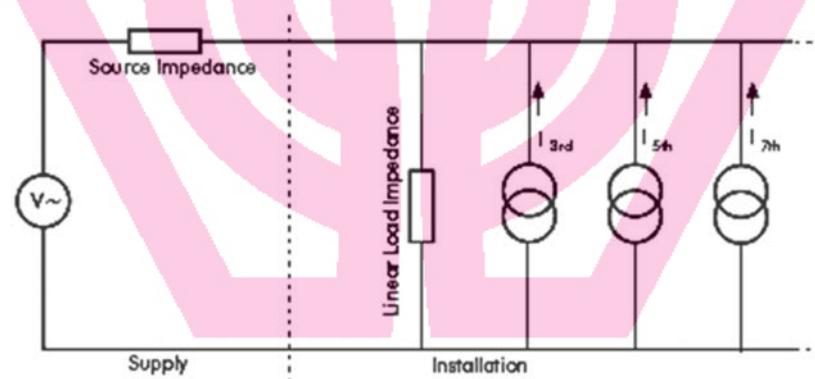
$$f(t) = a_0 + \sum_{n=1}^{\infty} (a_n \cos n\omega t + b_n \sin n\omega t) \quad (1)$$



ภาพที่ 1 องค์ประกอบของสัญญาณขาร์มอนิกที่ลำดับต่างๆ

ก. สัญญาณขาร์มอนิกความถี่ต่างๆ

ข. ผลรวมของสัญญาณมูลฐานและขาร์มอนิก



ภาพที่ 2 วงจรสมมูลแสดงการไหลของกระแสขาร์มอนิกจากโหลดไม่เป็นเส้น

ตารางที่ 1 มาตรฐานกราะและขาร์มอนิก IEC 1000-3-2

Harmonic Order	Maximum Permissible Current Per Watt	Maximum Permissible Harmonic Current
3	3.4	2.3
5	1.9	1.14
7	1.0	0.77
9	0.5	0.4
11	0.35	0.33
$13 < n < 39$	$3.85/n$	Refer to Class A

กำหนดให้

- THD = ค่าผลรวมของค่าความเพี้ยนจากผลของ ยา้มอนิก (Total Harmonic Distortion)
- PF = ตัวประกอบกำลังจริง (True Power Factor)
- DPF = ตัวประกอบกำลังเฉพาะความถี่หลัก (Displacement Power Factor)
- HPF = ตัวประกอบกำลัง ยา้มอนิก (Harmonic Power Factor)

$$THD_i = \sqrt{\sum_{n=2}^N I_n^2} / I_1 \quad (2)$$

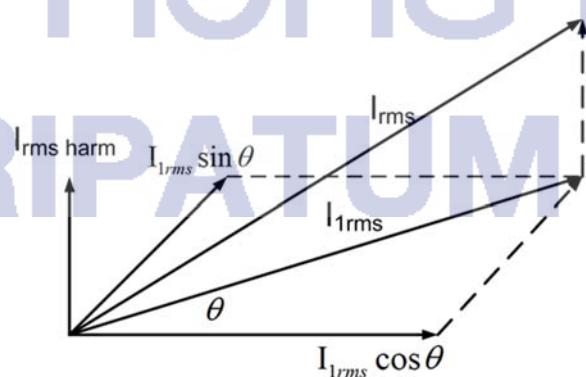
$$I_{rms} = \sqrt{\sum_{n=1}^N I_n^2} \quad (3)$$

$$I_{rms} = I_1 \sqrt{1 + (THD_i)^2} \quad (4)$$

$$PF = \frac{\sum_{n=1}^N V_n I_n \cos \theta_n}{\sqrt{\sum_{n=1}^N V_n^2} \sqrt{\sum_{n=1}^N I_n^2}} \quad (5)$$

หรือ $PF = DPF \times HPF =$

$$\frac{1}{\sqrt{1 + (THD_V)^2} \cdot \sqrt{1 + (THD_i)^2}} = \frac{I_{1rms}}{I_{rms}} \quad (6)$$

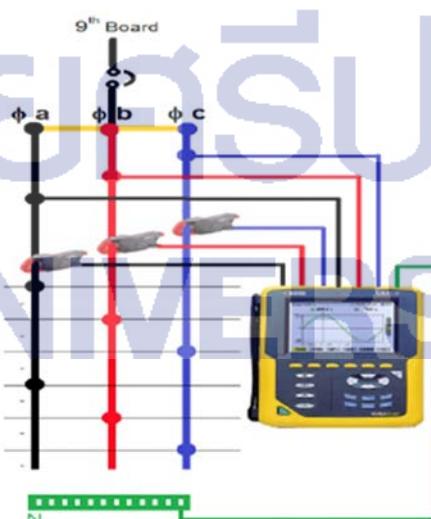


ภาพที่ 3 เวคเตอร์กระแส I_{rms} เพิ่มขึ้นจากผลของกระแส ยา้มอนิก ($I_{rms\ harm}$)

การวัดและการวิเคราะห์ผลกระทบของยา้มอนิก ที่เพร่จากคอมพิวเตอร์ในห้องเรียนคอมพิวเตอร์รวม อาคาร 5 ชั้น 9 และห้องปฏิบัติการคอมพิวเตอร์ และอินเทอร์เฟส

วัดแรงดันยา้มอนิกและกระแสยา้มอนิกจากคอมพิวเตอร์ขณะใช้งาน 30 เครื่อง เพื่อวิเคราะห์รูปแบบของ ยา้มอนิกที่เกิดจากแรงดันและกระแสแล้วเพื่อออกแบบคอมพิวเตอร์ จากผลของแหล่งจ่ายไฟฟ้าแบบสวิตชิ่ง โดยใช้ Power Quality Analyzer ของ Chauvin Arnoux รุ่น C.A. 8334

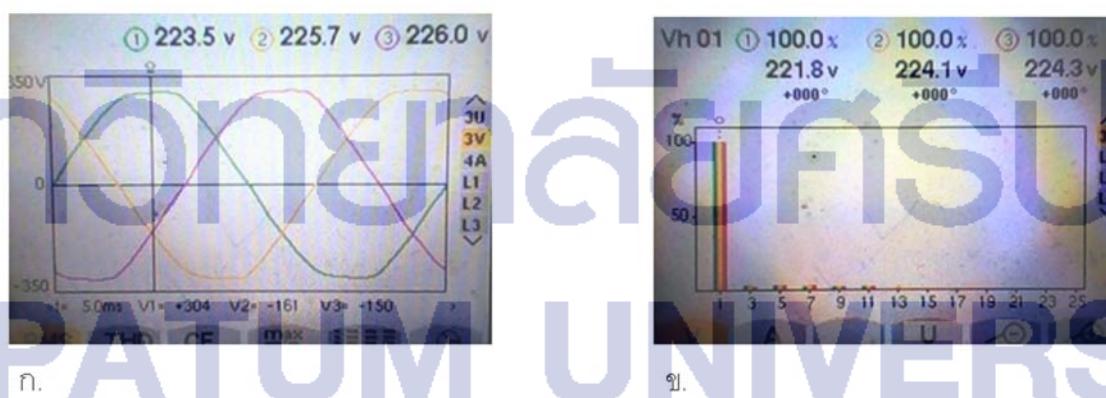
จากภาพที่ 4 ตารางที่ 2 และ ภาพที่ 5 แสดงการวัดและ ผลการวัดของแรงดันยา้มอนิกและกระแสยา้มอนิก ซึ่งมีจำนวน มากเฉพาะกระแสจะมีให้กับโหลดคอมพิวเตอร์ สามารถคำนวณ ค่าความเพี้ยนรวม (THD) ตามสมการที่ (2) เท่ากับ 63 เปอร์เซ็นต์ ซึ่งภาพที่ 6 จะแสดงรูปคลื่นของกระแสในแต่ละเฟสและสเปกตรัม ของกระแสยา้มอนิกที่เกิดขึ้นทั้ง 3 เฟสในลำดับคี่ ที่ 3,5,7 ซึ่งได้ เน้าไปสู่ระบบไฟฟ้ากำลัง



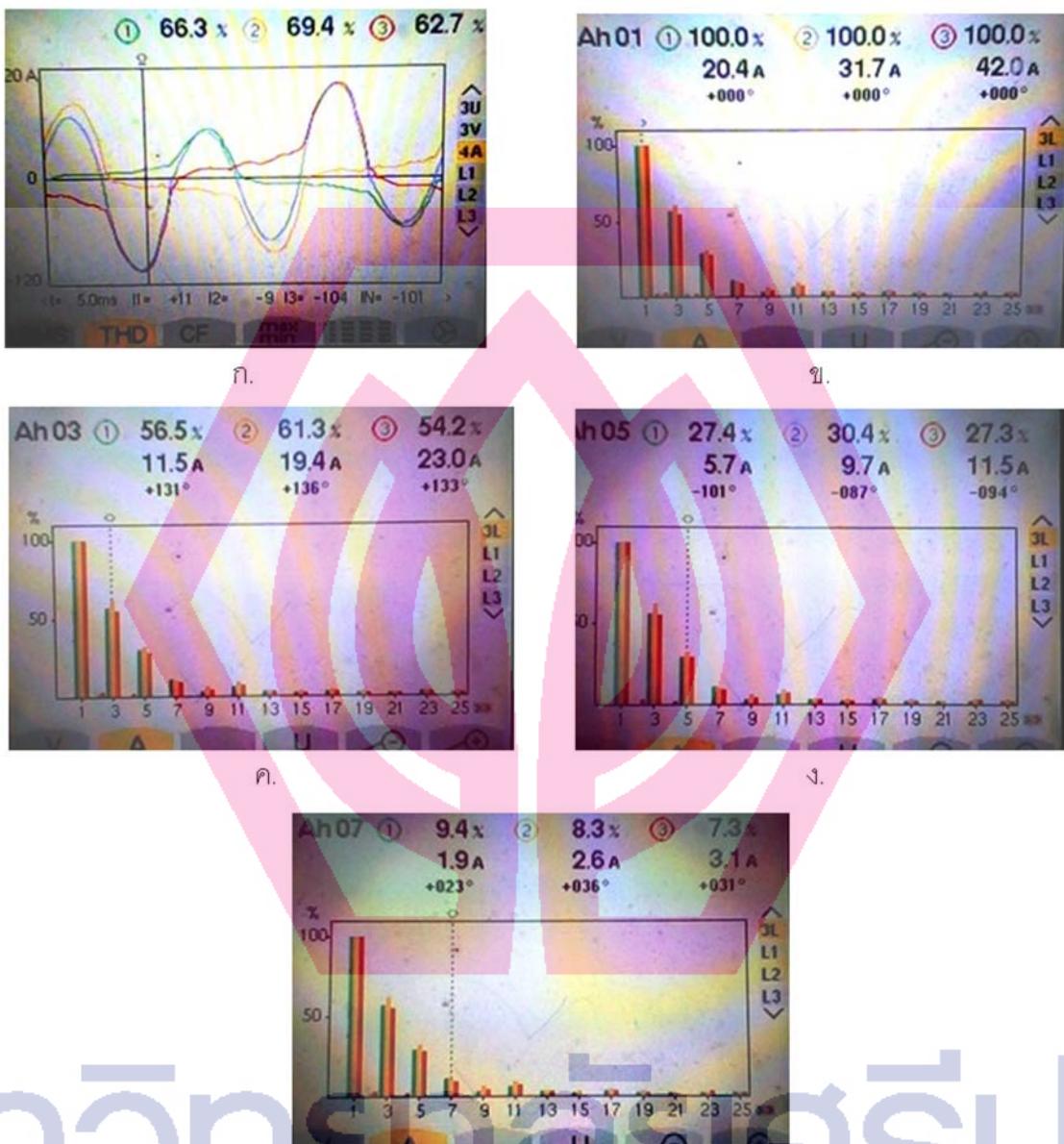
ภาพที่ 4 ตำแหน่งการวัดแรงดันยา้มอนิกและกระแสยา้มอนิก

ตารางที่ 2 กระแสสายรุ้งอนิ�และแรงดันสายรุ้งอนิกที่ไฟฟ้า

Harmonic Order	Phase A			
	Current (A.)		Voltage (V.)	
	I	%THD	V	%THD
1	20.7	100%	222	100%
3	11.6	56.00%	2.9	1.30%
5	5.8	27.80%	4.2	1.90%
7	2	9.40%	2.4	1.10%
9	0.3	2.00%	1.1	0.50%
11	1	4.70%	1.3	0.60%
13	0.3	1.60%	0	0.00%
15	0.1	0.40%		
17	0.1	0.70%		
19	0.1	0.40%		
21	0.1	0.70%		
23	0.2	1.00%		
25	0.1	0.50%		



ภาพที่ 5 คลื่นแรงดันที่จ่ายเข้าและสเปคตรัมของแรงดันไฟฟ้า ตามลำดับ



ภาพที่ 6 สเปคตรัมของกระแส Harmonic 3 เฟส ก-ก เป็นค่ากระแสที่ harmonic อนิกลำดับ 1, 3, 5 และ 7 ตามลำดับ

การออกแบบตัวกรอง harmonic อนิก

- ขั้นตอนที่ 1 กำหนดค่าแรงดันของระบบ และค่ากำลังไฟฟ้ารีแอคทีฟรวมที่จะนำไปใช้
- ขั้นตอนที่ 2 กำหนดชุดตัวกรอง ตามลำดับ harmonic อนิกที่วัดได้ (ในที่นี้ต้องการถึงลำดับ 19)
- ขั้นตอนที่ 3 กำหนดความถี่ที่ต้องการ Cutout ในกรณีของ D-turn จะต่ำกว่าค่าที่ต้องการ

ขั้นตอนที่ 4 กำหนดค่าพิกัดของตัวประจุที่ต้องการใช้ และคำนวณหาตัวประจุที่ต้องการ

ขั้นตอนที่ 5 คำนวณหาค่าตัวเหนี่ยวนำ และขนาดแกน และกำหนดค่า Quality Factor เพื่อหาค่าความต้านทานของตัวกรอง

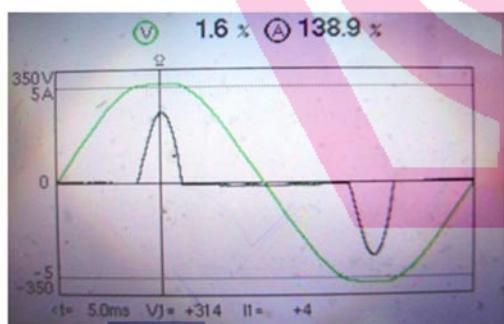
ผลการออกแบบได้ค่าขนาด อาร์ แอล ซี และดังตารางที่ 3 และตารางที่ 4

ตารางที่ 3 ขนาดของตัวกรองที่คำนวณได้ที่อาคาร 5 ชั้น 9

ลำดับกระแสข่ายน้มอนิก	ลำดับ 3	ลำดับ 5	ลำดับ 7
Reactive Power	949 Var	49.3 Var	173 Var
Capacitor (C)	15 μF	7.7 μF	2.73 μF
Inductor (L)	70 mH	54 mH	4.4 mH
Resistor(R)	1.1 Ω	1.3 Ω	2.34 Ω

ตารางที่ 4 ขนาดของตัวกรองที่คำนวณได้ที่ ห้องปฏิบัติการคอมพิวเตอร์และอินเตอร์เฟส

ลำดับกระแสข้อมูล	ลำดับ 3	ลำดับ 5	ลำดับ 7
Reactive Power	949 Var	49.3 Var	173 Var
Capacitor (C)	15 μF	7.7 μF	2.73 μF
Inductor (L)	70 mH	54 mH	4.4 mH
Resistor(R)	1.1 Ω	1.3 Ω	2.34 Ω



1

49

ตารางที่ 5 ผลลัพธ์ของแรงดันและกระแสหลังการปรับปรุง

ลำดับชาร์มอนิกส์	เฟส C			
	กระแส (A)		แรงดัน (V)	
	I	%THD	V	%THD
1	7.8	100%	226.2	100%
3	1	13.10%	1.1	0.50%
5	0.3	3.80%	2.3	0.80%
7	0.3	3.80%	0.8	0.40%
9	0.1	1.0%	0.4	0.2%

การวิเคราะห์และปรับปรุงการเกิดชาร์มอนิก

จากการตรวจสอบค่าทั้งสองแห่ง พบว่า ห้องเรียนคอมพิวเตอร์รวมที่ อาคาร 5 ชั้น 9 และห้องปฏิบัติการคอมพิวเตอร์และอินเตอร์เฟส มีการกระจายของกระแสชาร์มอนิกในรูปแบบเดียวกัน และจากการวิเคราะห์และสร้างตัวกรองเพื่อแก้ไขในกลุ่มตัวอย่าง ในห้องปฏิบัติการคอมพิวเตอร์และอินเตอร์เฟส จำนวน 5 เครื่องเพื่อเป็นตัวอย่างในการปรับปรุงกระแสชาร์มอนิกได้รับผลคือ แรงดันชาร์มอนิกอยู่ในเกณฑ์มาตรฐานซึ่งมาตรฐาน IEEE 519 กำหนด %THD_v ไม่เกิน 5% แต่การพิจารณาชาร์มอนิกของกระแสคอมพิวเตอร์เป็นอุปกรณ์ Type D ในมาตรฐาน IEC1000-3-2 ซึ่งขนาดของกระแสที่แสดงในภาพที่ 7 และตารางที่ 5 จะมีค่ากระแสชาร์มอนิกลดลงอย่างชัดเจน ซึ่งขนาดของตัวกรองทั้งสองแห่งได้แสดงดังตารางที่ 3 และตารางที่ 4 ตามลำดับ

สรุปและข้อเสนอแนะ

จากการตรวจสอบรูปแบบของชาร์มอนิกในห้องเรียนรวมคอมพิวเตอร์ จะเห็นได้ว่าชาร์มอนิกที่มีผลกระทบกับระบบ

ไฟฟ้าจะเป็นชาร์มอนิกลำดับคี่ จากการตรวจสอบห้องพบว่า มีรูปแบบคล้ายกัน จากแก้ไขโดยการใช้ตัวกรองแบบพาสซีฟสามารถลดค่าชาร์มอนิกให้อยู่ในเกณฑ์มาตรฐานได้ ซึ่งเป็นวิธีที่ประหยัด แต่การออกแบบดีจุนโดยให้ความถี่ต่างกันถูกกว่าความถี่ที่ต้องการ ตัวจะช่วยลดการสูญเสียพลังงานในกรณีเกิดการรีไซแนนซ์ได้ การลดวิธีอื่นๆ เช่นการใช้ตัวเหนี่ยวนำแบบซิกแซกก์เป็นวิธีที่สามารถพัฒนาต่อไปได้

รายการอ้างอิง

- Arrillag, J & Watson. 2003. Power System Harmonics. USA: John Wiley & Sons.
- David, Chapman. 2001. Harmonic Causes and Effect: Power Quality Application Guide. USA:Copper.
- Hooman E. M. & Wilsun X. 2009. "Harmonic cancellation characteristic of specially connected transformers." Electric Power Systems Research. 1690-1697.
- IEEE 519. 1993. IEEE Recommended Practices and Requirement for Harmonic Control in Electrical Power System. USA: American National Standard Insitue 11-25.
- IEEE Standard. 2003. IEEE Guide for Application and Specification of Harmonic Filters. USA: IEEE Power Engineering Society. 4-22.
- Thomas S.Key, & Jih-Sheng Lai. 2010. "IEEE and International Harmonic Standards Impact on Power Electronic Equipment Design." Proceeding of IEEE. 430-436.

>> นimit บุญภิรมย์

จบการศึกษาหลักสูตรครุศาสตร์อุดสาหกรรมศาสตรบัณฑิต สาขาวิศวกรรมไฟฟ้า สถาบันเทคโนโลยีมหาชัยมงคล วิทยาเขตเทศาฯ หลักสูตรวิศวกรรมศาสตรบัณฑิตสาขาวิศวกรรมไฟฟ้า และหลักสูตรวิศวกรรมศาสตรดุษฎี มหาบัณฑิต สาขาวิศวกรรมไฟฟ้าจากสถาบันเทคโนโลยีพระจอมเกล้าเจ้าคุณทหารลาดกระบัง ประสบการณ์การทำงาน เป็นอาจารย์ประจำสาขาวิศวกรรมไฟฟ้า ระยะเวลา 21 ปี ปัจจุบันทำงานในตำแหน่งหัวหน้าสาขาวิศวกรรมไฟฟ้า คณะวิศวกรรมศาสตร์ มหาวิทยาลัยศรีปทุม เป็นเวลา 2 ปี เป็นที่ปรึกษา ออกแบบและวิเคราะห์ระบบไฟฟ้ากำลัง บริษัท ออนไทร์ เอนจิเนียริ่ง จำกัด เยี่ยมชมในระบบอิเล็กทรอนิกส์กำลัง และการแพร่กระจายคลื่นแม่เหล็กไฟฟ้าในระดับนานาชาติ คลื่นแม่เหล็กไฟฟ้าในระดับนานาชาติ

